Actividad 5

Elaborar un cuadro comparativo donde se observe la diferencia entre las diferentes arquitecturas de lenguaje ensamblador (x86, ARM, MIPS, PowerPC, SPARC, RISC-V), como: Palabras clave, Conjunto de instrucciones exclusivas (si aplica), Modos de direccionamiento (determinan cómo se especifican los operandos para las instrucciones), Registros y su uso (conjunto de registros, así como convenciones sobre cómo se utilizan esos registros), Convenciones de llamadas (especifican cómo se pasan los argumentos a las funciones, cómo se devuelven los valores y cómo se gestionan los registros, etc.), Tamaño y alineación de datos (tamaño y la alineación de los datos en la memoria) así como Extensiones y características específicas y también Dispositivos donde se utiliza.

